

```

1  /*-----
2  ·Eisenbahnsteuerung made by: Andreas Lutters / Achim Walder
3  ·Revision: ..... 19.10.2013
4
5  ·portions by Ulrich Radig
6
7  ·Version: ..... 19.10.2013
8  ·Description: ... Webserver Config-File
9
10 ·Dieses Programm ist freie Software. Sie können es unter den Bedingungen der
11 ·GNU General Public License, wie von der Free Software Foundation veröffentlicht,
12 ·weitergeben und/oder modifizieren, entweder gemäß Version 2 der Lizenz oder
13 ·(nach Ihrer Option) jeder späteren Version.
14
15 ·Die Veröffentlichung dieses Programms erfolgt in der Hoffnung,
16 ·daß es Ihnen von Nutzen sein wird, aber OHNE IRGENDNEINE GARANTIE,
17 ·sogar ohne die implizite Garantie der MARKTREIFE oder der VERWENDBARKEIT
18 ·FÜR EINEN BESTIMMTEN ZWECK. Details finden Sie in der GNU General Public License.
19
20 ·Sie sollten eine Kopie der GNU General Public License zusammen mit diesem
21 ·Programm erhalten haben.
22 ·Falls nicht, schreiben Sie an die Free Software Foundation,
23 ·Inc., 59 Temple Place, Suite 330, Boston, MA 02111-1307, USA.
24 -----*/
25
26 #ifndef _CONFIG_H_
27 #define _CONFIG_H_
28
29 #define ETH_M32_EX (www.ulrichradig.de)
30 #define USE_ENC28J60 1
31
32 #define Konfiguration der PORTS (HEX)
33 #define Achtung!!!! an PORTB ist der ENC -- nur ändern wenn man weiß was man macht!
34 #define 1=OUTPUT / 0=INPUT
35 #define OUTA 0x07 // 0000,1110
36 #define OUTC 0x06 // 0000.0110
37 #define OUTD 0x00 // 0000.0000
38 #define Port_D_Grundwerte 0b10011000; // von Achim
39     20.4.2017
40
41 // Watchdog timer for the ENC2860, resets the stack if timeout occurs
42 #define WTT 1200 // Watchdog timer
43     in timer interrupt
44
45 // Umrechnung von IP zu unsigned long
46 #define IP(a,b,c,d) ((unsigned long)(d)<<24)+((unsigned long)(c)<<16)+((unsigned
47     long)(b)<<8)+a
48
49 // IP des Webservers und des Routers
50 #define MYIP IP(192,168,106,175)
51 #define ROUTER_IP IP(192,168,106,97)
52
53 // Netzwerkmaske
54 #define NETMASK IP(255,255,255,0)
55
56 // MAC Adresse des Webservers
57 #define MYMAC1 0x00
58 #define MYMAC2 0x20
59 #define MYMAC3 0x18
60 #define MYMAC4 0xB1
61 #define MYMAC5 0x15
62 #define MYMAC6 0x6F
63
64 // Taktfrequenz
65 #define F_CPU 20000000UL
66 // #define F_CPU 16000000UL
67 #define F_CPU 14745600UL
68 // #define F_CPU 11059200UL
69
70 // Timertakt intern oder extern
71 #define EXTCLOCK

```



```

110  →volatile unsigned char Block_Status_Register[35]; → → → → → // 32
      Block-Status-Werte → → → → → [Datentype Byte]
111  →volatile unsigned char Block_Aktiv_Register[35]; → → → → → // 32
      Block-Aktiv-Werte → → → → → [Datentype Byte]
112  →volatile unsigned char Block_Delay_Register[35]; → → → → → // 32
      Block-Strecken-Delay-Werte → → → → → [Datentype Byte]
113  →volatile unsigned char Block_FS_max_Register[35]; → → → → → // 32
      Block-FS-soll-Werte mit 40 Fahrstufen [Datentype Byte]
114  →volatile unsigned char Block_FS_min_Register[35]; → → → → → // 32
      Block-FS-soll-Werte mit 40 Fahrstufen [Datentype Byte]
115  →volatile unsigned char Block_FS_soll_Register[35]; → → → → → // 32
      Block-FS-soll-Werte mit 40 Fahrstufen [Datentype Byte]
116  →volatile unsigned char Block_FS_Delay1_Register[35]; → → → → → // 32
      Block-FS-Delay1-Werte → → → → → [Datentype Byte]
117  →volatile unsigned char Block_FS_Delay2_Register[35]; → → → → → // 32
      Block-FS-Delay1-Werte → → → → → [Datentype Byte]
118
119  → // Register für WeichenDaten
120  →volatile unsigned char Weichen_Nr; → → → → → → → → → → → → → → →
      // Weichen-Nummer
121  →volatile unsigned char WeichenDaten_NEU[100]; → → → → → → → → → → //
      Weichenstellung
122  →volatile unsigned char WeichenDaten_links[100]; → → → → → → → → → → //
      WeichenDaten links
123  →volatile unsigned char WeichenDaten_rechts[100]; → → → → → → → → → → //
      WeichenDaten rechts
124  →volatile unsigned char Weichen_Delay; → → → → → → → → → → → → → → →
      // Weichen-Delay
125  →volatile unsigned char Weichen_TimerDelay; → → → → → → → → → → //
      Weichen-Delay
126  →volatile unsigned char Weichen_MC_TimerDelay; → → → → → → → → → → //
      Weichen-Delay
127  →volatile unsigned char Weichen_NEU; → → → → → → → → → → → → → → →
      // Weichen neue Daten
128
129
130
131  → // Timer Ausgabe-Register
132  →volatile unsigned char Timer_Block_FS_soll_Register[35]; → // 32
      Time-Block-FS-soll-Werte → → → → → [Datentype Byte]
133  →volatile unsigned char Timer_Block_FS_Delay_Register[35]; → // 32
      Time-Block-FS_Delay-Werte → → → → → [Datentype Byte]
134  →volatile unsigned char Timer_Block_FS_ist_Register[35]; → // 32
      Block-FS-ist-Werte → → → → → [Datentype Byte]
135  →
136  → // MC Fahrstufen-Ausgaberegister
137  →volatile unsigned char FahrStufe[85][4]; → → → → → → → → → → //
      FahrStufen-Array -- 4 Blockkarten (8 Blöcke) * x 80 Fahrstufen [Datentype Byte]
138
139  →volatile unsigned blinkers;
140  →volatile unsigned int Kurzschluss_Register[35];
141  →volatile unsigned int Beleg_Register[35];
142  →
143  →volatile unsigned ks_laufvariable;
144  →volatile unsigned bs_laufvariable;
145
146  →volatile unsigned Fahrstufen_MAX; → → → → → → → → → → → → → → →
      // maximale Fahrstufen
147  →volatile unsigned
      Peek; → → → → → → → → → → → → → → → //
      Peek-Zähler für Timer
148  →volatile unsigned Stufe; → → → → →
149  →volatile unsigned
      BlockKarte; → → → → → → → → → → → → → → → //
      Blockkarten-Zähler
150  →volatile unsigned BK_Karten_Offset; → → → → → → → → → → → → → → →
      // Start für Zähler
151
152  →volatile unsigned StRegisterAusgabe; → → → → → → → → //
      Streckenregister-Ausgabe
153  →

```

```
154  —>volatile unsigned int version;
155  —>volatile unsigned uebergabe;
156  —>
157  —>volatile unsigned ksti;
158  —>volatile unsigned bsti;
159  —>volatile unsigned delay_groesse;
160  —>volatile unsigned int Karte_CS;
161  —>volatile unsigned int Delay_BS;
162  —>volatile unsigned int ZaehlerNr;
163  —>
164  —>
165  —> // #define Normale_Geschwindigkeit 30000; —>—>—>—>—> // ==> Radig
166  —> #define Normale_Geschwindigkeit 30000;
167  —> ...
168  —> #endif // _CONFIG_H
169
170
171
172
173
174
175
```